

CLIPPEDIMAGE= JP406020839A

PAT-NO: JP406020839A

DOCUMENT-IDENTIFIER: JP 06020839 A

TITLE: LC FILTER

PUBN-DATE: January 28, 1994

INVENTOR-INFORMATION:

NAME

YOKOCHI, MASAO

SUGIMOTO, KINUO

MATSUMOTO, AKIRA

OTOMO, SHOZO

ASSIGNEE-INFORMATION:

NAME COUNTRY

KK SUMITOMO KINZOKU CERAMICS N/A

APPL-NO: JP04200496

APPL-DATE: July 3, 1992

INT-CL (IPC): H01F015/00;H01F017/00 ;H01G004/40 ;H03H007/075

US-CL-CURRENT: 336/105

ABSTRACT:

PURPOSE: To increase the inductance of an inductor built in a chip by a method wherein a ferrite layer is built in the chip.

CONSTITUTION: Ceramic green sheets 1a, 1b and 1c are laminated

to form into a green chip and this chip is burned at 800 to 1000°C. A ferrite layer 2 is formed on the upper surface of the sheet 1b and a spiral inductor conductor 3a is arranged on the upper surface of the layer 2 and is connected with signal input and output terminals 4 and 5. A dielectric layer 6 is arranged between the sheets 1a and 1b and a spiral inductor conductor 3b is arranged on the upper surface of the layer 6 and is connected with the terminals 4 and 5. Moreover, a spiral conductor 7 for capacitor use is arranged on the upper surface of the sheet 1a and is connected to an earth terminal 8. Thereby, the chip itself can be formed in a compact size and an inductor having a large inductance can be easily built in the chip.

COPYRIGHT: (C)1994,JPO&Japio

(19)日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開平6-20839

(43)公開日 平成6年(1994)1月28日

(51)Int.Cl. ⁵	識別記号	序内整理番号	F I	技術表示箇所
H 01 F 15/00	D 7129-5E			
17/00	B 7129-5E			
H 01 G 4/40	3 2 1	9174-5E		
H 03 H 7/075	A 8321-5J			

審査請求 未請求 請求項の数2(全5頁)

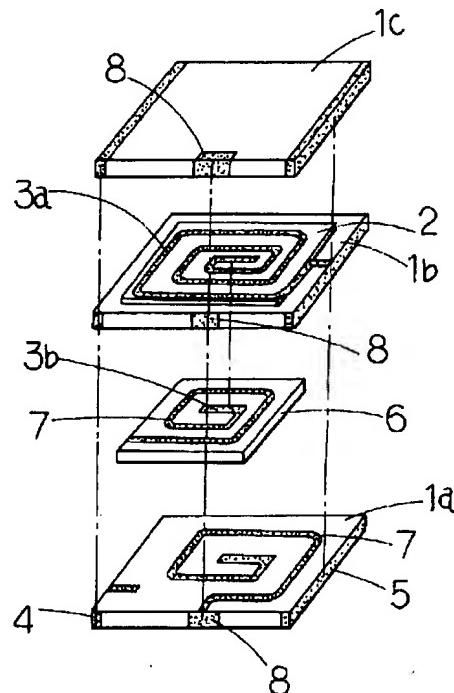
(21)出願番号 特願平4-200496	(71)出願人 391039896 株式会社住友金属セラミックス 山口県美祢市大嶺町東分字岩倉2701番1
(22)出願日 平成4年(1992)7月3日	(72)発明者 横地 正雄 山口県美祢市大嶺町東分字岩倉2701番1 株式会社住友金属セラミックス内
	(72)発明者 杉本 純夫 山口県美祢市大嶺町東分字岩倉2701番1 株式会社住友金属セラミックス内
	(72)発明者 松本 明 山口県美祢市大嶺町東分字岩倉2701番1 株式会社住友金属セラミックス内
	(74)代理人 弁理士 吉村 博文 最終頁に続く

(54)【発明の名称】 LC フィルタ

(57)【要約】

【目的】 コンパクトで、高インダクタンスを有するインダクタを内蔵したLCフィルタを提供する。

【構成】 800°C~1000°Cで焼成可能な低温焼成セラミック基板において、該基板にフェライト層を内蔵した構成と、絶縁体層にフェライト材料を印刷してフェライト層を形成し、該フェライト層に導体を配した構成よりなる。



1

【特許請求の範囲】

【請求項1】 800°C～1000°Cで焼成可能な低温焼成セラミック基板において、フェライト層を内蔵したことを特徴とするLCフィルタ。

【請求項2】 絶縁体層にフェライト材料を配してフェライト層を形成し、該フェライト層に導体を配している請求項1に記載のLCフィルタ。

【発明の詳細な説明】

【0001】

【産業上の利用分野】本発明は、LCフィルタに係り、より詳細には、コンパクトで、高インダクタンスを有するインダクタを内蔵したLCフィルタに関する。

【0002】

【従来の技術】従来、LCフィルタとしては、種々の構成のものがあり、例えば、『高誘電体層の片面にスパイラル状配線よりなるインダクタ導体層を、また他面にスパイラル状配線よりなるコンデンサ導体層を形成し、更にこれらの両側に絶縁体層を積層し、かつこれらを一体焼成した構成』とされたものが知られている（特願平2-229640号明細書参照）。

【0003】そして、このLCフィルタの場合、前記各導体層が、チップ内部に内蔵され、外気に非接触状態の構成としているので、その信頼性を向上させ得ると共に、その構成をコンパクト化できるという利点を有する。

【0004】

【発明が解決しようとする課題】しかし、前述したような分布定数型のLCフィルタの場合、次のような問題がある。すなわち、

① 大きいインダクタンスを有するインダクタを設けることが難しいので、カット・オフ周波数のより低いLCフィルタが得難い。② インダクタンスを大きくするには、インダクタ導体層を形成するスパイラル状配線の長さを長くするか、その層数を増やす必要がある。

③ スパイラル状配線の長さを長くするか、またその層数を増やす必要があるので、チップのコンパクト化に限度があり、該サイズやコストの制約上、50～100nHを超えたインダクタの形式には対応できない。等の問題がある。

【0005】本発明は、以上のような問題点に対処して創案したものであって、その目的とする処は、コンパクトで、高インダクタンスを有するインダクタを内蔵したLCフィルタを提供することにある。

【0006】

【課題を解決するための手段】そして、上記課題を解決するための手段としての本発明のLCフィルタは、800°C～1000°Cで焼成可能な低温焼成セラミック基板において、フェライト層を内蔵した構成となる。また、本発明の他のLCフィルタは、前記発明において、絶縁体層にフェライト材料を印刷し、該フェライト層に

導体を配した構成となる。ここで、フェライト層を形成するフェライト・ペーストとしては、通常、 Fe_2O_3 に、Ni, Zn, Mn, Cr, Coの酸化物より選ばれる一または二種類以上の酸化物と、 SiO_2 , Al_2O_3 等の助剤を加え、これを焼成後、粉碎して得られたフェライト粉に、 $SiO_2-B_2O_3-CaO-Al_2O_3$ を主成分とするガラスプリット、バインダ、溶剤を加えたものを用いている。しかし、他の配合、組成よりなるフェライトを用いてもよい。

10 【0007】

【作用】上記構成に基づく、本発明のLCフィルタは、フェライト層を内蔵していることより、従来と同じスピアイラル状配線であっても、その透磁率が高いので、そのインダクタンスを大きくすることができるように作用する。従って、本発明によれば、インダクタ導体配線を短くすることができるので、チップ自体をコンパクト化でき、また容易に大きいインダクタンスを有するインダクタを内蔵させることができるので、カットオフ周波数のより低い分布定数型LCフィルタを得ることができる。

20 【0008】

【実施例】以下、図面を参照しながら、本発明を具体化した実施例について説明する。ここに、図1～図4は、本発明の実施例を示し、図1は第1実施例の展開斜視図、図2は第2実施例の展開斜視図、図3は第3実施例の展開斜視図、図4は第4実施例で、最上部のオーバーコート層を省略した状態の展開斜視図である。

【0009】-実施例1-

本実施例のLCフィルタは、 $SiO_2-B_2O_3-CaO-Al_2O_3$ 系ガラス粉末と、アルミナ粉末とからなるセラミックグリーンシート1a, 1b, 1cを積層して生チップとし、これを800～1000°Cで焼成して形成されている。そして、セラミックグリーンシート1bの上面には、フェライト・ペーストによりベタ印刷してフェライト層2が形成されていて、またその上面にはスパイラル状のインダクタ導体（Ag導体）3aが配置され、信号入力端子4、信号出力端子5と接続されている。

【0010】また、セラミックグリーンシート1aとセラミックグリーンシート1bとの間には、誘電体層6が配置されていて、その上面にはスパイラル状のインダクタ導体3bが配置され、信号入力端子4、信号出力端子5と接続され、またセラミックグリーンシート1aの上面にはスパイラル状のコンデンサ用導体7が配設され、コンデンサ用導体7はアース端子8に接続されている。

【0011】ここで、フェライト層2を形成するフェライト・ペーストとしては、酸化物系フェライト（ Fe_2O_3 に、Ni, Zn, Mn, Cr, Coの酸化物より選ばれる一または二種類以上の酸化物と、 SiO_2 , Al_2O_3 等の助剤を加え、これを焼成後、粉碎して得られたフェライト粉）に、 $SiO_2-B_2O_3-CaO-Al_2O_3$ を主成分とするガラススプリット、バインダ、溶剤を加えたものを用いている。す

なわち、フェライト粉末：30～100重量%に、助剤（ SiO_2 , Al_2O_3 等）：70～0重量%を添加して得た混和組成物100部に対して、 $\text{SiO}_2\text{-B}_2\text{O}_3\text{-CaO-Al}_2\text{O}_3$ 系ガラス粉末を、5～30部加えた組成物：100部に対して10～40部のビヒクル（樹脂を有機溶剤に溶かした印刷用バインダー）を加えてペースト状にして得た組成のものを用いている。なお、助剤を全く添加しない場合は、収縮マッチングが不十分となり、若干『反り』の問題が生じるケースがある。

【0012】そして、本実施例のLCフィルタは、フェライト層2を有し、該フェライト層2を介してインダクタ導体3aが配置されているので、該フェライトによって、そのインダクタンスを大きくすることができるよう作用する。

【0013】次に、本発明の効果を確認するため、本実施例フィルタにおけるインダクタンスと、図1に示すLCフィルタにおいて、フェライト層を外した構成におけるインダクタンスとの比較試験を行った。その結果、本実施例フィルタの場合、従来例フィルタの5倍程度大きいインダクタンスが得られた。このことより、本実施例フィルタによれば、その構成を一層コンパクト化できるLCフィルタを提供できることができることが確認できる。なお、フェライトペーストの組成、特に、Ni, Zn, Mn, Cr, Coの酸化物の種類、量を変えることで、その差は、一層大きくなることも確認できた。

【0014】-実施例2-

本実施例のLCフィルタは、図2に示すように、セラミックグリーンシートよりなる絶縁体層10a, 10b, 10c, 10dの4層と、誘電体層11a, 11bの2層とを積層・焼成した構成による。そして、絶縁体層10bの上面にはフェライト・ペーストをベタ印刷して形成したフェライト層12が配置され、その上面にスパイラル状のインダクタ導体13が配されていて、また誘電体層11aにはコンデンサ用導体14が、誘電体層11bにはインダクタ導体13が印刷されている。また、絶縁体層10cの裏面（下面）には、フェライト・ペーストをベタ印刷して形成したフェライト層12が配置されている。

【0015】そして、本実施例のLCフィルタの場合、フェライト層12, 12によって、近傍に位置するインダクタ導体13, 13のインダクタンスが大きくできるように作用する。

【0016】-実施例3-

本実施例のLCフィルタは、それぞれインダクタ導体（又は外部電極端子）とコンデンサ用導体（又は外部電極端子）とがそれぞれ印刷されたLFC層20、フェライト層21、誘電体層22、フェライト層21、LFC層20を積層・焼成して形成した構成による。そして、本実施例においても、前述した実施例と同様に、インダクタンスを大きくすることができる。

【0017】-実施例4-

本実施例のLCフィルタは、アース電極30、信号入出力電極（Ag導体）31を備えたLFC層32の上面に、中間にフェライト層33をサンドイッチ状に配置した誘電体層34, 34を配置し、LFC層32にインダクタ用導体35とコンデンサ用導体36とをそれぞれ配すると共に、該インダクタ用導体35とコンデンサ用導体36とをそれぞれ誘電体層34, 34間を巻回し、スパイラルを形成した構成による。

10 【0018】そして、本実施例の場合、スパイラル状配線が、内部にフェライト層33を配している誘電体層34, 34間を巻回して形成するようにしているので、その構成を一層小型化できるように作用する。

【0019】なお、本発明は、上述した実施例に限定されるものでなく、本発明の要旨を変更しない範囲内で変形実施できる構成を含む。因に、前述した実施例においては、フェライト層をベタ印刷により配した構成で説明したが、必要な箇所、例えば、導体と対応する部位にだけ、例えば、スクリーン印刷等によって配する構成としてもよい。また、フェライトシート体を予め形成し、これを積層するようにして用いる構成としてもよい。

【0020】

【発明の効果】以上の説明より明らかなように、本発明のLCフィルタによれば、フェライト層を内蔵することより、従来と同じスパイラル状配線であっても、その透磁率が高いので、そのインダクタンスを大きくすることができるという効果を有する。

【0021】また、本発明のLCフィルタによれば、インダクタ導体配線を短く、あるいは層数を少なくすることができる、チップ自体をコンパクト化できると共に、容易に大きいインダクタンスを有するインダクタを内蔵させることができ、カットオフ周波数のより低い分布定型LCフィルタを得ることができるという効果を有する。

【0022】更に、本発明のLCフィルタによれば、層数を少なくできるので、作成手数を簡略化でき、そのコストダウンを図れ、またインダクタの配線を短くできるので、ESRの低減ができ、フィルタ特性の向上を図ることができるという効果を有する。

【図面の簡単な説明】

【図1】 本発明の第1実施例の展開斜視図である。

【図2】 第2実施例の展開斜視図である。

【図3】 第3実施例の展開斜視図である。

【図4】 第4実施例で、最上部のオーバーコート層を省略した状態の展開斜視図である。

【符号の説明】

1 … セラミックグリーンシート、2 … フェライト層、3 … インダクタ導体（Ag導体）、4 … 信号入力端子、5 … 信号出力端子、6 … 誘電体層、7 … コンデンサ用導体、8 … アース端子、

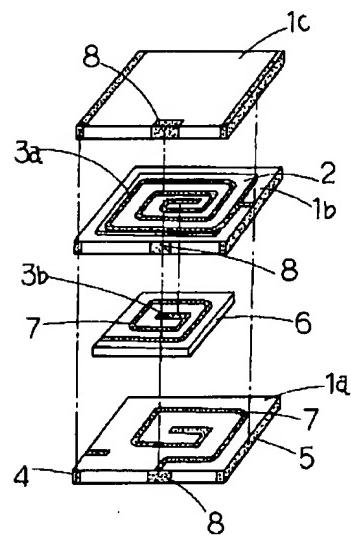
5

10 … 絶縁体層、11 … 誘電体層、12 … フェライト層、13 … インダクタ導体、14 … コンデンサ用導体、20 … LFC層、21 … フェライト層、22 … 誘電体層、30 … アース電

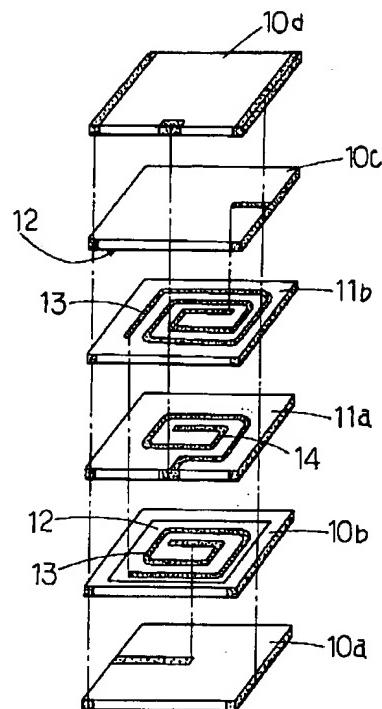
6

極、31 … 信号入出力電極（Ag導体）、32 … LFC層、33 … フェライト層、34 … 誘電体層

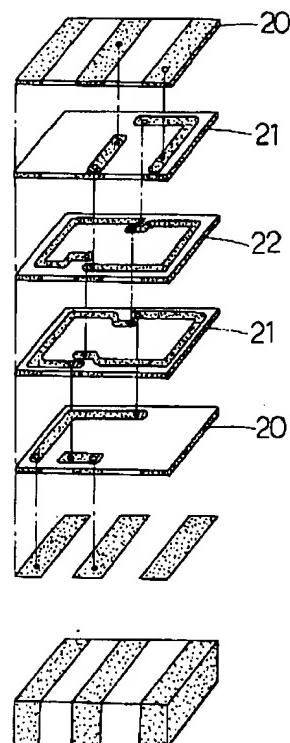
【図1】



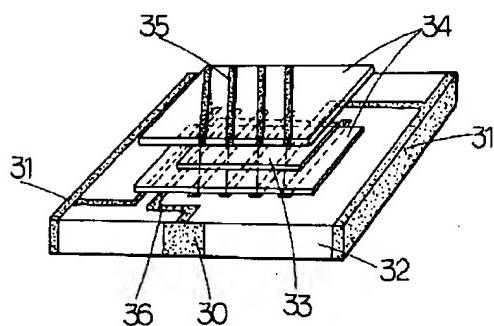
【図2】



【図3】



【図4】



フロントページの続き

(72)発明者 大友 省三
山口県美祢市大嶺町東分字岩倉2701番1
株式会社住友金属セラミックス内